## 灿芯半导体(上海)股份有限公司 关于公司2024年年度募集资金存放 与使用情况的专项报告

】124信息披露

其内容的真实性、准确性和完整性依法承担法律责任。

等相对条件。(1860日17人)选出的不同的人,但是不同性。 根据上海证券交易所(上海证券交易所(上海证券交易所(为他)版上市公司自律监管指引第1号—规范运作)的规格如芯半导体(上海)股份有限公司(以下简称"本公司"或"公司")2024年度募集资金存放与使用

情况报告如下: 一、募集资金基本情况

一、募集资金基本情况 (一)实际募集资金金额、资金到位时间 经中国证券监督管理委员会于2024年1月17日出具的《关于同意灿芯半导体(上海)股份有限公司首次公开发行股票注册的批复》(证监许可]2024[106号)批准同意、公司首次公开发行人民币普通股300000万股。本次发行募集资金总额558000万元: zh原发行费用后,募集资金企额金产纲352129249万元。容诚会计师事务所(特殊普通合伙)对公司本次公开发行新股的资金到位情况进行了审验,并于2024年4月8日出具了《验资报告》(答诚验字72024[2002/0016号),验证募集资金已全部到位。上述募集资金已全企部存放于经营事会批准的募集资金产户管理、公司及公司公公司加达半导依(苏州)有限公司(以下简称"灿芯苏州")已与保荐机构国泰海通证券股份有限公司(原海通证券股份有限公司, 以下简称"保荐机构")、存放募集资金的商业银行签订了《募集资金专户存储三方监管协议》和《募集 资金专户存储四方监管协议》。 (二)2024年年度募集资金使用情况及结余情况

2024年度,本公司募集资金使用情况如下:

项目	金額
实际收到的募集资金总额	54,813.60
减:自有资金支付首次公开发行费用置换金额	448.85
减:本年募集资金支付首次公开发行费用金额	2,222.23
减:尚未支付的发行费用(印花税)	13.04
募集资金净额	52,129.49
加:尚未支付的发行费用(印花税)	13.04
减:累计至2024年12月31日募投项目实际支出金额	7,315.23
减:截至2024年12月31日用于现金管理金额	16,000.00
加:累计至2024年12月31日募集资金利息收入(扣除手续费净额)和投资收益金额	334.74

735.74 截至2024年12月 1日第秦安全中区2015年12月 1日第秦安全中全部 注:本报告个别数据加总后与相关汇总数据存在尾差,均系数据计算时四舍五人造成,下同

、募集资金管理情况

(一)募集资金的管理情况 为规范公司募集资金管理。提高募集资金使用效率,保护中小投资者利益、本公司根据中国证券监督管理委员会(上市公司监管指引第2号──上市公司募集资金管理和使用的监管要求)《上海证券交易所科创板上市公司自律监管指引第1号──规范运作》等有关法律法规、规范性文件的规定, 分×2の利性的級上川公司自申無直有1919.1 → 一般記述日子等目次法年表別、然記任文十日的級定, 结合公司实际情况。制定了《如志毕号体 化二海股份有限公司募集资金管理制度》、对募集资金的存放、使用、管理以及监督等作出了具体明确的规定。 本公司及如芯苏州已与保脊机构、存放募集资金的商业银行签订了《募集资金专户存储三方监管

协议》和《募集资金专户存储四方监管协议》。

以/P4【募集资金专尸存储四方监管协议》。 上述监管协议与上海证券交易所监管协议范本不存在重大差异,截至2024年12月31日,监管协 展行正常。本公司在使用募集资金时已经严格遵照履行上述协议,保证专款专用。 (二)募集资金专户存储情况 截至2024年12月31日,募集资金存储情况如下; 金额单位,月星工三-

金额单位:人民币万	元		
公司	开户银行名称	银行账号	金額
灿芯半导体(上海)股份有限公 司	招商银行股份有限公司上海分行营业部	121907617210001	10,577.82
灿芯半导体(上海)股份有限公 司	浙商银行股份有限公司上海陆家嘴支行	2900000210120100179928	11,141.01
灿芯半导体(上海)股份有限公 司	南京银行股份有限公司上海分行	0301230000009378	7,351.34
灿芯半导体(苏州)有限公司	中国建设银行股份有限公司苏州湖东新 街口支行	32250198814609888888	91.86

三、2024年度募集资金的实际使用情况

一)募投项目的资金使用情况

(一) 琴段项目的资金使用情况 截至 2024年 12 月31日,本公司实际投入相关项目的募集资金款项共计人民币 7,315.23 万元,具 体使用情况详见"附表 1. 募集资金使用情况对照表"。 (二) 募投项目先期投入及置独情况

(二)泰汉·项白元朔汉人及直接情况 2024年8月28日,公司召开第二届董事会第三次会议及第二届监事会第三次会议,审议通过了 《关于使用自筹资金支付募投项目款项后等以易集资金等额置换的以家》、同意公司以市以加公 《关于使用自筹资金支付募投项目款项后线以募集资金等额置换的以家》、同意公时,再录度金人 民币 3.172.42 万元置换预先投入募集资金投资项目的自筹资金。使用募集资金人民币 448.85 万元置 换巳支付发行费用。保养机构出具了《海通证券股份有限公司关于如此半导体上海》股份有限公 便用募集资金置换预先投入募投项目及已支付发行费用的自筹资金的核查意见》、各域会计师事务所 

四)对新时闲置墓集资金进行现金管理情况

(四)內質时內自募集於並近行现金管理情於 2024年8月28日、公司召开第二届董事会第三次会议及第二届监事会第三次会议,审议通过了 《关于使用暂时闲置募集资金进行现金管理的议案》。同意公司在保证不影响募集资金投资项目实 施.募集资金安全的前提下,使用不超过人民币20,000,00万元(含)的闲置募集资金进行现金管理,用 于购买安全性高,流动性好的保本型金融产品或结构性存款等理财产品。使用期限自董事全审议通 过之日起12个月內有效,在前述额度范围内,资金可以循环滚动使用。保荐机构出具了《海通证券股 份有限公司关于地位半导体(上海)股份有限公司使用暂时闲置募集资金进行现金管理的核查意见》。 兼至20/24年12月3日。公司他用暂时闲置募集资金进行现金管理的核查意见》。 截至2024年12月31日,公司使用暂时闲置募集资金进行现金管理的具体情况如下:

银行名称	产品类别	金额	起息日	到期日	年化收益率	截至报告期 末是否完成 赎回		收益
浙 商 银 行	大额存单	10,000.00	2024/09/24	2025/03/24	1.80%	否	181	-
招商银行	结构性存款	3,400.00	2024/09/04	2024/12/04	1.80-2.20%	是	91	18.65
招商银行	定期存款	6,000.00	2024/09.06	2025/03/06	1.75%	否	181	-
招商银行	结构性存款	3,400,00	2024/12/05	2024/12/26	1.45-1.70%	是	21	3.33
-tab =	and a series of these series of	d	and the same of th	A NII ANNUAL A ANNUA	area A. shoot had a com-	and a second of		

(五)用超寡资金永久补充流动资金或归还银行贷款情况 截至2024年12月31日,本公司不存在用超寡资金永久补充流动资金或归还银行贷款的情况。 (六)超寡资金用于在建项目及新项目(包括收购资产等)的情况

截至2024年12月31日,本公司不存在超募资金用于在建项目及新项目(包括收购资产等)的情

(七)节余募集资金使用情况 截至2024年12月31日,本公司募集资金尚在投入过程中,不存在将募投项目节余资金用于其他

1、使用部分等集资金向全资子公司提供借款以实施募投项目 2024年5月15日,公司召开第二届董事会第一次会议及第二届董事会第一次会议,审议通过了 《关于使用部分募集资金包查资子公司提供借款以实施募投项目的议案》、同意公司使用部分募集资金向募集资金投资项目"工业互联网与智慧城市的定制化芯片平台"的实施主体如芯苏州提供借款以

8897文项目。 2、1週整寡集资金投资项目拟使用募集资金金额 2024年5月31日,公司召开第二届董事会第二次会议及第二届监事会第二次会议,审议通过了 于调整募集资金投资项目拟使用募集资金金额的议案》,同意公司根据实际募集资金净额结合实 际情况调整募集资金投资项目拟使用募集资金金额。上述事项在公司董事会审批权限范围内,无需 提交公司股东大会审批。公司监事会发表了明确同意的意见,保荐机构对上述事项出具了明确同意 的核查意见。本次调整后,公司募集资金使用计划如下

1 网络通信与计算芯片定制化解决方案平台 2 工业互联网与智慧城市的定制化芯片平台 3 高性能模拟P建设平台

2024年8月28日,公司召开第二届董事会第三次会议及第二届监事会第三次会议,审议通过了 《关于使用自筹资金支付募投项目款项后续以募集资金等额置换的汉案》。同意公司在确保不影响募投项目建设和募集资金使用计划以及确保公司正常运营的前提下,使用自筹资金支付募投项目款项后续以募集资金等额置换。保营机构对上述事项出具了明确同意的核查意见。

截至2024年12月31日,公司募集资金投资项目未发生变更。

五、募集资金使用及按露中存在的问题 报告期内,本公司已严格按照付中华人民共和国公司法》《中华人民共和国证券法》《上市公司监管 指引第2号—上市公司基集资金管理和使用的监管要求》《上海证券交易所科创板上市公司自律监 管指引第1号——规范运作》等相关法律法规的规定和要求使用募集资金,并及时,真实、准确、完整 履行相关信息披露工作,不存在违规使用募集资金的情形。

作共信息级路工作,不存在选规使用券集资金的前形。 六、会计师事务所对公司年度募集资金存放与实际使用情况出具的鉴证报告的结论性意见 答诚会计师事务所(特殊普通合伙)认为: 1.此志股份2024年度《纂集资金存放与实际使用情况的 专项报告》在所有重大方面按照上述《上市公司监管指引第2号——上市公司募集资金管理和使用的

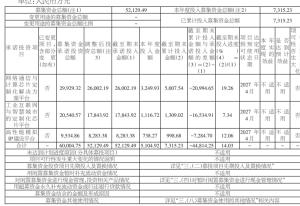
形,不存在违规使用募集资金的情形,公司募集资金使用不存在违反国家反洗钱相关法律法规的情

综上,保荐机构对公司2024年度募集资金存放和使用情况无异议。 附表1:募集资金使用情况对照表

特此公告。 灿芯半导体(上海)股份有限公司董事会

2025年4月28日

附表1: 募集资金使用情况对照表



注2:"本年度投入募集资金总额"包括募集资金到账后"本年度投入金额"及实际已置换先期投入

注3:公司于2024年5月31日召开公司第二届董事会第二次会议及第二届监事会第二次会议,审 议通过了《关于调整募集资金投资项目拟使用募集资金金额的议案》,同意公司根据实际募集资金净 青况调整募集资金投资项目拟使用募集资金金额。公司监事会发表了明确同意的意见

## 灿芯半导体(上海)股份有限公司 关于使用暂时闲置自有资金 进行现金管理的公告

本公司董事会及全体董事保证本公告内容不存在任何虚假记载、误导性陈述或者重大遗漏,并对 其内容的真实性、准确性和完整性依法承担法律责任。

● 現金管理产品种类,安全性高、流动性好、风险等级较低的投资产品。 ● 現金管理金额,如芯半导体(上海)股份有限公司(以下简称"公司")拟使用总额不超过人民币35,000.00万元(含本数)的闲置自有资金进行现金管理,在该额度范围内,资金可循环滚动使用。

● 履行的审议程序,公司于2025年4月25日召开第二届董事会第五次会议,第二届监事会第五 分别审议通过了《关于使用暂时闲置自有资金进行现金管理的议案》。本事项无需提交股东

● 现金管理期限:自董事会审议通过之日起12个月 ■ 风险提示:虽然公司使用闲置自有资金购买的是安全性高、流动性好、风险等级较低的投资产品,但受金融市场宏观政策影响,不排除本次购买的产品可能受到政策风险、市场风险、流动性风险、投资风险等因素影响,导致产品收益波动。敬请广大投资者谨慎决策,注意防范投资风险。

、现金管理情况概述

为提高公司资金使用效率,在不影响公司正常经营且保证资金安全的情况下,使用闲置自有资金

进行现金管理,为公司和股东谋取较好的投资回报。

也或自是近少公司中枢天际中华区厅的对义员回报。 二)现金管理金额 公司拟使用总额不超过人民币35,000.00万元(含本数)的闲置自有资金进行现金管理,在该额度 范围内,资金可循环滚动使用

本次公司拟进行现金管理的资金来源为公司闲置自有资金,不影响公司正常生产经营。

(四)实施方式 为控制风险,公司使用闲置自有资金购买安全性高、流动性好、风险等级较低的投资产品(包括但 不限于结构性存款、大额存单、协定存款等产品)。董事会授权总经理在前述额度及授权期限内负责

本次现金管理授权有效期为自董事会审议通过之日起12个月。

一、甲以电疗 2025年4月25日,公司召开第二届董事会第五次会议、第二届监事会第五次会议、分别审议通过 了《关于使用闲置自有资金进行现金管理的议案》,同意公司为提高闲置自有资金使用效率,在确保不 影响公司正常经营的情况下,使用不超过人民币35,000.00万元(含本数)的闲置自有资金进行现金管 理,在该额度范围内,资金可循环滚动使用。董事会授权总经理负责实施及签署相关协议。授权期限 自本次董事会审议通过之日起12个月。本事项无需提交股东大会审议。

市场宏观政策影响,不排除本次购买的产品可能受到政策风险、市场风险、流动性风险、投资风险等因

1、公司将严格遵守审慎投资原则,选择低风险投资品种。

1、公司将广始建于申镇权效琼坝则,选择联风险区货品押。 2、公司财务部将实时分析和跟踪产品投向、进展情况,如发现存在可能影响公司资金安全的风险 因素,将及时采取保全措施,控制投资风险。 3、公司独立董事、监事会有权对资金使用情况进行定期或不定期检查,必要时可以聘请专业机构

公司本次使用闲置自有资金进行现金管理是在不影响公司正常经营的前提下进行的,有利于提高资金使用效率,增加投资收益、对公司未来的财务状况和现金流量不会造成重大影响,不会影响公司主营业务的开展,不存在损害公司和股东利益的情形。

监事会认为:公司使用不超过人民币35,000.00万元(含本数)的闲置自有资金进行现金管理,在 起来云队对:公司使用不确过人式[11-3.000000 /7.10 音本致 用纳电目有页或近17地走官理,任授权额度内可以循环滚动使用,有利于提高公司自有资金的使用效率,增加公司整体收益、不存金额, 客公司以及股东利益的情形,不影响公司的正常生产经营,符合相关法律法规的要求。因此,监事会 同意上述事项。

注上还事项。 特此公告。 hlt:此半导体(上海)股份有限公司董事会

公司简称, 加太股份

## 灿芯半导体(上海)股份有限公司 2024年年度报告摘要

用。 1、本年度报告摘要来自年度报告全文,为全面了解本公司的经营成果、财务状况及未来发展规划,投资者应当到www.sse.com.cn网站仔细阅读年度报告全文。

已在本报告中详细描述了可能存在的相关风险,敬请查阅本报告"第三节管理层讨论与分

中"四、风险因素"部分内容。 3、本公司董事会、监事会及董事、监事、高级管理人员保证年度报告内容的真实性、准确性、完整

性,不存在虚假记载、误导性陈述或重大遗漏,并承担个别和连带的法律责任。 4、公司全体董事出席董事会会议。 5、容诚会计师事务所(特殊普通合伙)为本公司出具了标准无保留意见的审计报告。

6、公司上市时未盈利且尚未实现盈利

7. 董事会决议通过的本报告期利润分配预案或公积会转增股本预案 、重學云(以)通过即分核(可物/明/月)近與宗以公(公表7)超以中以來 公司初以实施权益分/規則投管记目登记的总股本为基数,向全性教育每10股派发现金红利1.70 元(含税)。截至2024年12月31日,公司总股本120,000,000股,以此计算合计拟派发现金红利20,400, 000.00元(含税),占2024年度归属于母公司股东净利润的33.42%;不送红股、不以资本公积转增股

本事项已经公司第二届董事会第五次会议和第二届监事会第五次会议审议通过,尚需提交2024

年年度股东大会审议通过后实施。 8、是否存在公司治理特殊安排等重要事项

1.1 公司股票简况 √适用 □不适用

股祭料	类 股票上市交易所及板块	股票间标	股場代码	变更削胶原简称	
A股	上海证券交易所科创板	灿芯股份	688691	不适用	
1.2 公司	7存托凭证简况				
□适用	√不适用				
1.3 联系	《人和联系方式				
	董事会秘书		证券事务任	大表	

联系地址

公司是一家专注于提供一站式芯片定制服务的集成电路设计服务企业。公司定位于新一代信息

公司是一家专注于提供一站式芯片定制服务的集成电路设计服务企业。公司定位于新一代信息 技术领域,自成立室今一直数力于为客户提供高价值、差异化的芯片设计服务,并以此研发形成了以 大型soC定制设计技术与半导体IP开发技术为核心的全方位技术服务体系。 依托完善的技术体系与全面的设计服务能力、公司不断帮助客户高质量、高效率、低成本、低风险 地完成芯片设计开发与量产上市。公司为客户提供芯片设计服务最终转化为客户品牌的芯片产品应 广泛应用于物联网、丁业经制、消费电子、网络通信、智慧城市等行业。公司凭借技术和服务的优异表 现,获得了"中国半导体创新产品和技术奖"、"中国半导体市场最佳设计企业奖"、"上海市浦东新区科 学技术奖"、"2021 年度最具影响力区设计企业"等多项荣誉奖项,并被权威媒体《电子工程专辑》 (FETimar) 资本等。一个安全是一个全地。一个专员工程,专员工程专辑》 (EETimes)评选为"全球60家最受关注的半导体初创公司"

(EE)加密对压场 主环 00 系取交大比的干导体积即公司。 公司拥有基于中国大陆自主先进工艺进行芯片定制的能力,并在先进工艺实现自研高速接口 P 及高性能模拟 IP 布局,是境内少数具有先进工艺全流程设计能力并有成功芯片定制经验的企业。除 先进逻辑工艺设计能力外,公司还具备覆盖高压工艺、非辉发性存储器工艺、微电子和光电子集成工

公司基于自身全面的芯片设计能力、深厚的半导体IP储备与丰富的项目服务经验,为客户提供一站式芯片定制服务,包括芯片定义、IP选型及授权、架构设计、逻辑设计、物理设计、设计数据校验、流片方案设计等全流程芯片设计服务。公司在为客户提供芯片设计服务后,根据客户需求可继续为其 运力在长期为客户提供一站式芯片定制服务的过程中,了解并捕捉到了不同行业应用领域对于 半导体IP的差异化需求,并因此逐渐开发形成了一系列高性能半导体IP(You IP),提升了公司一站式

芯片定制服务的综合竞争力。 由于集成电路产业中不同行业领域客户技术禀赋、产品需求各不相同,公司基于自身核心技术可 在芯片设计全流程为客户提供技术支持,并根据客户需求提供相应设计服务。从服务类型来看,公司 为客户提供的一站式芯片定制服务主要可分为芯片全定制服务与芯片工程定制服务。



(1)芯片全定制服务 芯片全定制服务是指公司根据客户对于芯片功能、性能、功耗、面积、应用适应性等要求,借助自 身全面的芯片定制能力及丰富的设计经验,根据客户需求完成芯片定义、IP及工艺选型、架构设计、前 端设计和级证、数字后端设计和验证、可测性设计、梯ນ电路设计和版图设计、设计数据校验、流片方

無疑计等设计下符,并根据多户需求根比量产服务。 同时,为了更好更快地满足客户需求根比量产服务。 司目主研发形成了由高清音视频 DSP平台、物联网微控制器平台、高性能异构计算平台等一系列行业 应用解决方案组成的系统级芯片设计平台。以"标准化方案+差异化设计"的模式快速灌足案户在消费 电子、工业控制、人工智能、智慧城市等众多领域的芯片定制需求。

(2)芯片工程定制服务主要指公司根据客户需求、完成工艺制程及半导体IP选型,设计数据校验。IP Merge、光單数据验证、流片方案设计及工艺裕量优化、系统性能评估及优化、封装及测试硬件设计、测 试程序开发等设计服务,并根据客户需求整合品圆代工厂与封测。等第三方厂商资源间客户提供品

全定制服务更为侧重于产品功能及性能的设计优化相比,在芯片工程定制服务中,公司更 为公斤至足净财金方头为阿里」了"高的河底公共市银的家口仍代附记、任心力工程足够财金为牛,公司奖 为关注设计设据与物理结构、工艺特性的一致性。而由于芯片设计市陆较为复杂。各设计步骤间处 性较强,任一环节的设计或验证失误均有可能直接导致设计数据无法正常交付或流片失败。因此,为 了降低客户设计风险与设计设性代数、公司需要结合客户产品特性与技术需求,从工艺制程及P部 阶段即提供技术支持,并帮助客户在关键设计节点评估设计方案成果转化风险。基于公司芯片工程 定制服务形成的客户产品已被广泛应用于物联网、工业互联网等关键场景。

2.2 主要经营模式 1.公司商业模式概述 公司所处集成电路行业产业链主要由集成电路设计、晶圆制造和封装测试等环节组成、集成电路 企业按照是否自建晶圆生产线及射接测试生产线主要分为两种经营模式、IDM 模式不产。企业集芯片设计,制造,转取测试等多个产业链环节于一体、可自上完成芯片计到量 产交付的全部工作,代表公司主要包括三星电子,英特尔等。Fabless模式,即无晶圆厂制造模式、采用 该种经营模式的企业专注于集成电路的设计,研发和销售,将晶圆制造,封装测试等生产环节委托给 专业的晶圆代工厂商和芯片封装测试厂商完成、代表公司包括高调、博通等。 公司作为采用 Fabless模式的芯片设计服务企业、为客户提供从芯片定义到量产的一本式芯片定 企同性为采用 Fabless模式的芯片设计服务企业、为客户提供从芯片定义到量产的一本式芯片定

制服务。公司技术能力覆盖芯片开发的全流程,客户可以根据自身需求灵活选择芯片开发过程中全

#PINK分。公司以不能力像面心另一及的主机使,各产引以很短自身而未灭而必用心力不及是性于主部或部分阶段的服务内容。 在经营模式方面,公司与同样采用 Fabless模式的芯片设计公司亦存在一定差异。公司作为芯片 设计服务公司,并不通过销售自有品牌芯片产品实现收入,而是依托自身P及SoC定制开发能力为芯片设计公司及系统厂商等客户提供一站式芯片定制服务开展业务,市场风险和库存风险较小。公司依托自身核心技术为客户提供一站式芯片定制服务,最终转化为客户品牌的芯片产品。上述经营模式具有平台化、可规模化的转点,该种经营模式使得公司集中资源于可复用性高,具上述经营模式是有平台化、可规模化的转点,该种经营模式使得公司集中资源于可复用性高,具 备应用领域扩展性的技术平台,通过持续输出技术能力帮助客户高效完成芯片定制开发及量产,形成 了较高的竞争壁垒。

2. 盈利模式 公司作为典型的集成电路设计服务企业,主要通过向客户提供芯片设计服务并依据其产品需求 提供芯片量产服务以实现收入和利润。报告期内,公司主营业务收入均来源于公司一站式芯片定制

公司一站式芯片定制服务研发方向包括应用于公司系统级芯片设计平台与高性能半导体IP的研

(1)系统级芯片设计方案的研发流程

项目立项 设计阶段 项目验收 成果推广

公司系统级芯片设计方案主要根据公司对市场需求的分析,针对行业应用领域的功能、性能、面	
等需求,结合自有或第三方IP自主开发相应的可复用系统级芯片设计方案并应用于客户的项目实	
中,主要内容如下:	
①项目立项:公司结合既有客户项目经验对下游市场需求进行调研分析,收集需要预研的IP、设	
方法等项目需求。根据项目需求设定研发目标、时间表及开发计划,并编制工作说明书与预算表;	
②设计阶段:研发项目经立项后,根据工作说明书执行项目研发,按研发目标和时间表对项目进	
队的研究用中校 并担据历日进展调整研究资格机 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1	

、设 (3)项目验收、根据既定的研发目标,由公司技术负责人组织评审团队审议项目研发成果、检查电路逻辑的正确性以及设计约束、功能逻辑、物理实现的一致性;

④成果推广:根据验收结果,会由公司销售团队向客户进行成果推广,并由研发及技术人员在实



①市场需求分析:市场部门针对外部市场发展趋势、讨论和评估新的市场机会以及新产品可能带

来的潜在市场回报,用于指导新产品的研发,并形成市场需求文档; ②产品规格制定:制定符合市场需求及具有市场竞争力的产品规格及性能指标,并输出产品需求 文档及设计规格设用书: ③编制研发计划:根据产品规格及性能指标,制定产品研发周期及具体执行计划;

④IP 架构设计验证和物理实现:设计和优化能够满足设计规格书的IP 架构,输出IP 架构设计方 案,利用多种EDA工具进行IP设计及验证,并对IP测试芯片进行物理设计; ⑤IP性能测试与流片验证;针对实测性能及应用场景需求,根据相关国际行业标准进行兼容性测试,并通过设计数据校验、流片方案设计等环节后,完成IP硅验证;

⑥IP设计验收:输出通过设计验证和性能测试的RTL代码、IP设计数据及相应的设计报告。

在Fabless模式中,公司不直接从事晶圆制造、封装测试或其他生产加工工作,相关生产环节均由 第三方外协厂商完成。公司的采购主要由生产运营部门负责,并在销售部门的配合下完成。其中,生产运营部门主要负责订单管理与质量管控,协调品圆厂商,封测厂商持续改善良率,并不断推动供应

产运营部门主要负责订单管理与质量管控,协调晶圆厂商、封测厂商持续改善良率,并不断推动供应商认证和质量改进等工作。公司的采购模式主要包括一般采购模式和客户订单需求采购模式。一般采购模式主要适用于公司研发所需的通用软硬件采购,主要采购内容包含EDA工具,IP,服务器,测试设备等,该类采购不针对特定客户项目。客户订单需求来购模式主要适用于公司一站式芯片定制服务,公司根据客户订单需求,以零外的形式向第三方厂商采购属园。封测服务及IP等。公司定委外环节中严格执行产品质量管控并参与工艺优化,芯片测试方案设计等工作。

供应链安全和商务条件等方面对供应商进行综合评估。满足公司上述评估条件的供应商将进人公司 合格供应商列表,方可开始向其进行批量采购。公司已与行业内知名晶圆代工厂,封装测试厂建立了 是好的合作关系,包括中芯国际、华润上华等知名晶圆代工厂商及华天科技、日月新等知名封装测试

>司为客户提供的一站式芯片定制服务具有典型的定制化特点,需要根据客户的差异化芯片量 制需求,提供有针对性的芯片设计服务及由设计服务导入的芯片量产服务。因此,报告期内公司采用直销模式。

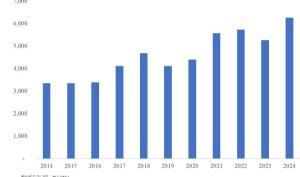
在市场营销方面,公司通过在目标客户集中区域设置销售中心,能够及时了解下游市场动态并挖 据客户需求。公司在辅连到替在客户需求后即在内部联合技术团队进行售前项目评估,并在制定项目方案后与客户进行商务谈判。在双方达成意向后、公司与客户确定合作细节并签订销售合同。通过与客户的建核对接、公司以更高效地放其需求进行沟通并快速做出反应,从而更敏锐地捕捉市场信息并作出及时调整,确保自身的竞争优势。

2.3 所处行业情况 (1). 行业的发展阶段、基本特点、主要技术门槛

(1)、11至10及17891次、选平行派、主要技术 7 加 1. 行业的发展阶段、基本特点、主要技术 7 加 公司是一家专注于提供一站式芯片定制服务的集成电路设计服务企业,属于集成电路设计产业, 处于新一代信息技术领域。根据《国民经济行业分类》(GB/T4754-2017),公司属于"软件和信息技术

领域。近年来、伴随着人工智能、物联网、虚视观实等新技术的不断流现与发展、全球集成电路市场规模。近年来、伴随着人工智能、物联网、虚视观实等新技术的不断流现与发展、全球集成电路市场规模在2014年—2024年期间由3,359亿美元增加至6,269亿美元,复合增长率约为6.44%。全球集成电路市场在2023年经历小 幅回落后,目前已开始逐渐景气度回升,WSTS预计2025年全球集成电路市场规模将增长至6.972 亿

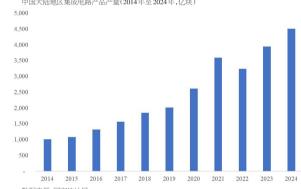
全球集成电路行业市场规模(2014年至2024年,亿美元)



②产业扶持政策、自主可控的国产替代需求促使中国集成电路市场保持快速发展

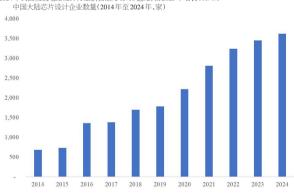
②产业块特致策,自主可腔的国产替代需求促使中国集成电路市场保持快速发展集成电路行业作为国家战略性产业、近年来得到国家的高度重视与大力支持、相继出台多项政策支持行业发展。《新时期促进集成电路产业和软件产业高质量发展的若干政资)将集成电路产业发展提升至国家战略高度。指出集成电路产业和软件产业高质量发展的若干政资)将集成电路产业发展提升至国家战略高度。指出集成电路产业和软件产业是信息产业的核心、是引领新一轮科技革命和产业等的关键力量,并制定出台财税、投融资、研究开发、进口、人才等八个方面的措施对行业进行支持、(中华人民共和国国民经济和社会发展第十四个五年规划和 2035 年运费目标列契划结出要加强在人工智能,是于计算,集成电路消活领域的前能性布局、(扩大内需战路规划纲要(2022-2035))指出要推动人智能,是于计算、集成电路消活领域的前能性布局、(扩大内需战路规划纲要(2022-2035))指出要推动人智能,是于计算、集成电路消流领域的前能性布局、(扩大内需战路规划纲要(2022-2035))指出要推动人智能,是主持了智能,从市场管理来成中路行业发展提供了前所未有的发展契机,也为公司提供了有利的市场环境和发展机遇。在产业政策扶持的同时,自主可控的国产替代需求进一步推动了我国集成电路行业的发展。定年来我国集成电路产低水扩大、根据研究机构实形成的,就和发展机遇。

大陆地区晶圆产能的快速提升将带动整个集成电路产业的快速发展。根据国家统计局数据,我国集 成电路产品产量从2014年的1,016亿块增长至2024年的4,514亿块,十年内复合增长率达到16.09% 整体而言保持了快速增长态势。 中国大陆地区集成电路产品产量(2014年至2024年,亿块)



数据来源:国家统计局 ③我国集成电路设计市场保持快速发展,机遇与挑战并存

②水画来成化电路以上印刷水付水远及床、可应当为66次行行 在我国集成电路产业整体快速发展的背景下,逐步完善的本土产业链、持续增长的晶圆制造能 "业政策及资金方面的支持等因素共同推动国内集成电路设计市场的快速发展。根据ICCAD数 据,我国集成电路设计企业数量从2014年681家增加至2024年3,626家。同时,根据ICCAD数据。 2024年我国集成电路设计行业销售额为6,460亿元,较2023年增长11.9%



数据来源:ICCAD 尽管如此,集成电路设计行业也面临着一定的挑战。首先,就2024年度我国集成电路设计行业 只能力仍需进一步和罗、此外、伴随近年来国内集成由数行业的快速发展。人力成本的上涨也是效集 成电路设计企业的运行成本不断增长,日益复杂的国际地缘政治形势也对我国集成电路设计企业的

④集成电路行业的技术进步使得下游客户对集成电路设计服务行业的认可程度不断提升,集成

电路设计服务行业的市场空间逐步增长 在集成电路行业发展初期,其作为一项新兴技术、研发、制造等被少数大型企业掌握、芯片企业通常采用DM模式、随着禁政电路产业的不断发展、集成电路产业中的设计、制造、封装测试等不节逐步分离、产业链分工日益精细。与此同时,随着集成电路终端应用的多样性与复杂性的快速增加,芯 片设计难度亦随之提升,因此集成电路设计行业的分工进一步细化为芯片设计公司、芯片设计服务公

司、半导体 IP 快应商与EDA工具供应商等。 芯片设计服务公司的客户群体主要包括系统厂商与芯片设计公司。对于系统厂商而言,其对终 然为该对成对公司的各产部除土安包的系统则同与心力以为公司。对 3%20 的间目。其构约条据场景需求,产品免储有着较为深刻的理解,由于其在芯片设计,验证。测试等方面欠缺相关技术能力与设计经验。往往无法独立开发芯片,因此其可以借助芯片设计服务公司为其提供一处式芯片定制服务,从而实现产品快速开发与迭代。对于芯片设计公司而言,一方面芯片设计服务公司基于自身核心技术及对品周代工厂多工艺节点的丰富设计经验。能够帮助芯片设计公司提高设计效率及流片成功率。因 此,集成电路行业的发展推动了集成电路设计服务行业的重要性。

近年来,随着消费电子,网络通信,工业控制等终患市场的发展,集成电路设计服务行业的市场空间也随之增长。根据QY Research 的预计,2023年中国 ASIC 设计服务市场销售收入为 15.03 亿美元, 预计到2030年可以达到34.16亿美元。

集成电路设计行业是典型的技术密集型行业,需要具备深厚的技术和经验积累,并通过持续的研 发创新以及的现代对于业定典型的这个哲学型的,而要共有不停的这个科技运动外系,并通过行务的可发的新以及创新以及的解性的市场市局才能从技术层面不断清度市场需求。个地内的后人者往往需要通过较长时间的技术摸索和积累才能与业内已建立较强技术优势的企业开展竞争,因此公司所处行业具有

具体而言, 公司所外的集成电路设计服务行业具有定制芯片种类众多, 设计失败风险高, 设计效 来要求高等点。需要具备面向多应用领域。多工艺平台的完整芯片设计能力,技术难度较高。6次 等要求高等持点。需要具备面向多应用领域。多工艺平台的完整芯片设计能力,技术难度较高。6次 费电子领域,由于消费电子产品随着新兴应用场景需求的不断涌现在种类上不断增多,对芯片产品的 迭代速度、开发上市周期及成本控制要求较高,且对体积和功耗要求较为严格,因此对芯片设计服务 全业在芯片设计效率、流片成功率、低功耗设计能力等方面的要求较高;在工业控制领域,该领域对芯 企业在芯片设计效率、流片成功率(张功耗设计能力等方面的要求较高;在工业控制领域,该领域对达 片可靠性、实时性等方面的技术要求及设计难度更高、对芯片设计服务企业在设计可靠性和产品差异 化性能方面的要求较高;在物联网领域,由于功耗及信号转换精度是物联阀芯片的关键性能指标。因 此其对芯片设计服务企业在模拟电路设计以及物理设计能力方面提出了较高的要求。此外,在网络 通信;汽车电子、碧遗城市等领域,基于各领域的应用特点,亦分别对芯片设计服务企业在工艺制程。 高速接口IP,极大规模集成电路设计,可靠性、定制化功能及性能实现等不同方面提出了相应的要求。 同时,为满足公司一站式芯片定制服务开展过程中部分关键IP的需求,公司针对高速接口IP与 高性能模拟 IP进行了自主研发,形成了一系列IP储备并应用于主营业务中。上述 IP研发 也具有较高 的社会工能。 直接它IPM 技术上标准好经验证据,类较。 商注即晚报(F)近门,自主师及,形成门。深州"临街开放州"主意业产中。正龙F时及也共有农商的技术门鑑。高速接口 P的技术门鑑包括数据传输速率 带宽、稳定性、兼容性等方面。高性機似 P的技术门鑑包括转换精度、转换速率、功耗及面积等方面、整体而言对相关企业在模拟电路设计能力、低功耗设计能力、关键性能指标优化能力等方面提出了较高的要求。
(2)、公司所处的行业地位分析及其变化情况
公司是全球集成电路设计服务行业的头部厂商、同时基于对自身发展战略、客户需求、行业发展

起势等因素的综合考虑。选择与中国大陆技术最先进、规模最大的晶圆代工厂中在国际建立了边路合作伙伴关系。多年来、公司积极参与全球竞争,吸引并服务了众多境内外知名客户,在全球集成电路设计服务产业竞争中占据了重要位置。

公司一直致力于为客户提供优质可靠的一站式芯片定制服务,不断深耕对不同工艺制程的研究。 公司一直致力于为客户提供允顷可靠的一站式芯片定制服务,不断深耕对不同工艺制程的研究, 通过将芯片设计方法学与物理结构相结合进行芯片设计,帮助客户高效率,低风险地完成芯片设计与 量产交付。基于全面的技术服务体系与成熟的系统级芯片设计平台、公司得以不断吸引面的不同场 景的众多芯片设计公司、系统厂商等客户。公司紧跟大陆自主先进工艺进行全流程设计,具备自主先 进逻辑工艺与先进特色工艺全流程设计能力,实现了多工艺节点。多工艺平台的覆盖。公司聚焦系统 级(SoC)芯片一站式定制服务,定制芯片包括系统主控芯片、光通信芯片、5G 基带芯片、网络交换机芯 片、FPCA 芯片、无线射频芯片等关键芯片,上述产品被广泛应用于物联网、工业控制、网络通信等众多 等高技术产业领域中,满足了不同场景差异化、个性化需求、建立了较强的竞争壁垒。 (3). 报告期内新技术、新产业、新业态、新模式的发展情况和未来发展趋势 (1) 原居层小业新技术方面近任来的发展情况与表来安与服装的

(3),报告期内海技术、新产业、新业态、新模式的发展情况和未来发展趋势 (11)所属行业在新技术方面近年来的发展情况与未来发展趋势 ①逻辑工艺与特色工艺推除出新,集成电路器件线宽不断缩小 随着摩尔定律的不断演进,制造工艺及器件微观结构对芯片的速度、可靠性、功耗、面积等关键指标的影响越来越大。近年来、下游新兴应用的不断清明及用户对于产品性能要求的不断提高,均对逻辑电路及其他集成电路和半导体器件类型都提出了更高的要求。在逻辑工艺方面,已由本世纪初的0.33微米的CMOS 工艺发展至纳米级FinFET工艺并应用于安全加密,消费电子等领域。在特色工艺方面,随着更多的应用需求转为通过半导体技术来项、出现了如图CD,FTlash,LCOS,SOI等特色工艺平台,并被应用于电源管理。高速非易失性存储。显示器件等领域。

不同制程上的工艺分析能力、全流程设计能力及项目流片经验将成为其重要竞争优势。
②下游需求的多样性催生了Soc芯片技术的发展
随着下游应用场景的增多及对芯片产品差异化需求的涌现、集成电路设计产业被要求在不断提
升产品性价化、缩短上市周期的同时快速满足差异化需求、Soc芯片技术应运而生。
Soc芯片技术是从设计的角度出发、将系统所需的组件进行高度集成、将原本不同功能的集成电
路以功能模块的形式整合在一颗芯片中、以缩小芯片面积、提升芯片的计算速度并加快开发周期。相
比传统芯片产品对每个关键模块从头设计进而进行系统整合及验证的开发方式、Soc芯片设计及验证
技术旨在提高模块复用性、通过重复使用预先设计并验证过的集成电路干模块以降低设计风险、降低

设计成本并提高设计质量。同时,大型SoC的设计开发对于产品架构设计技术、半导体IP库标准化及完整性、大规模物理设计及验证技术提出了极高的要求,部分行业领充企业已有相关技术布局。 ③人工智能、纳联网等所兴技术的快速发展推动先进封装、Chiole等新技术等。 集成电路行业主要沿着两个技术路线发展,一是延续摩尔定律,即发展制程工艺,通过持续微缩 温体管栅极尺寸、从而在单位面积容纳更多晶体管;二是超越摩尔定律、即通过多样化发展尤进制装技术、实现小型化、轮薄化、高密度、低功耗和功能融合等优点。随着晶体管尺寸接近物理极限,摩尔定律的推进度或缓缓 单级依靠制程缆缩提升芯片性能的难度加大,而时操成电路的发展还面临转器、芯片面积、功耗、功能等多方面的限制,因此随着人工智能、物联网、高新能计算等新兴技术的发 展,超越摩尔定律这条发展路线的重要性愈发凸显。

展、超越摩尔定律这条发展路线的重要性愈发凸显。 先进封装也被称为高密度封装,通过缩短IVO间距和互联长度,提高IVO密度,进而实现芯片性能 的提升。相比传统封装,先进封装拥有具有更高集成度,更高性能、更低功耗和更小尺寸的转点,并且 支持异构集成,能够将不同工艺节点,不同功能的芯片整合在一起,目前主流的先进封装技术包括 WLP、2.5D封装、3D封装等。先进封装技术能够在晶体管尺寸不变的情况下提升芯片性能,是未来集 成电路行业发展的重要突破口之一。根据研究机构 Yole 的预测,全球先进封装市场规模有望从 2023

成已時13年及末的重要大阪日之。依然即为2014年10年的5000年至大元五封录印场9000年至公及25年的486亿美元增长至2028年的786亿美元。 Chiplet(芯粒)技术是一种半导体设计方法,它将一些预先生产的实现特定功能的芯片裸片通过 Chiplet 公社及水泛 作于等保险 / 公本 公书 实现产生 的实现存还 知识的对象和 超光 先进封装技术集成在一起,形成一个完整的芯片。Chiplet 技术旨在提高芯片设计的灵活性,降低成本,提升性能。近年来,由于人工智能等新应用导致芯片体积增加从而带来大面积单颗560 良率下降,Chiplet 技术通过将单颗560 的不同功能模块进行拆分,并且不同的模块可以选取最合适的制程,能够较大程度上提升是终芯片的良率以及芯片整体设计的灵活性,而先进封装技术的发展也为 Chiplet 技术的实现提供了基础,在先进工艺技术发展受阻时,Chiplet 技术为前沿芯片技术的发展提供了

新的路径。
④自主可控,边缘计算等需求带动RISC-V 的发展
RISC-V 是一个基于精简指令集(RISC)原则设计的开源指令集架构,相较于ARM/86 架构,
RISC-V 具有高灵活性,低成本,低功耗的特点,目前最领先的基于RISC-V 的IP 内核已接近 ARM Cortex-A78 的性能水平。目前,RISC-V 主要应用于IoT.边缘计算,消费电子等领域。一方面,随着人工
智能领域的迅速进展,边缘 AI设备有望迎来快速发展,而RISC-V 在功耗和能效比方面的贷着人型
为边缘 AI 设备的理想选择,通过集成多个 RISC-V 内核与专用 AI 加速器,可以形成异构计算平台,实
现任务的高效协同处理,并在手机边缘侧,AI 服镜等领域得到应用。另一方面,在ARM/868 架构存在
无规权或无仅由等风格的土势是下。RISC-V 密协由于具条平离工程的转转。程度,被11 法具际产生 不授权或不供应等风险的大背景下,RISC-V架构由于具备开源开放的特殊属性,被认为是国产芯片

行致改造化的应量中间的分算三大学的生态。 (2)所属行业在新产业方面近年来的发展情况与未来发展趋势 经过多年的发展、集成电路产业一方面在技术上实现不断突破,另一方面也在应用领域方面不断 突破迭代、带动了众多新产业的进步。近年来,人工智能、物联阅、边缘计算、汽车电子、医疗电子等新 兴领域蓬勃发展,为集成电路产业发展带来了新的机遇。

这一全球趋势下,国内的人工智能相关企业及研究机构也快速响应,推动了国内大模型技术的飞速发 展及应用的快速尝试。在大模型的核心构成中,除了算法本身,参数设置也至关重要,通常参数量越 ,神经网络模型的复杂性越高,对计算资源的需求也越大。ChatGPT等大规模参数通用大模型的推

出带动了对算力需求的巨大增长。 具体而言,人工智能技术在实际应用中包括训练和推理两个环节,训练环节是指通过数据开发出 人工智能模型。使其能够满足相应需求;推理环节是指利用训练好的模型进行计算,利用输入的数据 获取正确结论的过程,不同的环节所需芯片的特点及类型亦有所不同。在训练侧,由于人工智能模型 在训练过程需要处理大量的数据和复杂的计算,对芯片的计算能力、内存带宽和并行处理能力要求非 常高,同时在训练过程中需要不断地调整模型的参数和结构,因此目前普遍使用GPU执行训练任务 在推理側,因为人工智能模型已经训练完毕。此时对芯片的计算精度要求相对较低,但对计算速度,能效和成本要求较高,而 ASIC(专用集成电路)因其高度定制化的设计能够针对推理任务进行优化,并以较低的功能实现快速的推理计算,在推理侧具有较为明显的优势。此外,尽管当时膨胀侧使用足较多,但研发定制化的人工智能芯片在成本、供应安全、自主可控、能效比等方面均具有较为明显的优 势,未来在训练侧也有广阔的市场空间。

另,不在印刷到电子,同时印刷之间。 此外,在人工智能大模型突飞猛进的同时,由于其通常部署于云端服务器,因此在网络延迟、数据 安全等方面也面临一定的挑战,鉴于终端侧 AI 在可靠性及时延,隐私及安全性,成本及能耗等方面的 优势,业界预期今后在边缘终端部署 AI 模型将是人工智能领域重要的发展方向,从而也将驱动定制 化的低功耗边缘AI芯片、集成端侧AI模型的SoC芯片等硬件产品的发展。

か联网是万物互联的核心技术,其基础是通过标准通讯协议使得各种物体可以互相通讯和连接, 并根据应用场景将数据销售编习运端进行处理和控制,无线连接是物联网的主要实现方式。针对不同场景的物联网连接需求,无线连接技术包括WiFi、蓝牙等局域无线通信技术,以及5G、NB-IoT等广域无线通信技术。物联网下游应用分布广泛,覆盖了工业制造交通运输。智慧能源、智慧等售智慧域市等。(世界了物智联数字经济白良于制出2024年全球物联网连接数增长超过23%,有望超过250亿、中国在物联网基础建设方面居于领先地位。近年来、随着新技术及新应用场景的消现、物联网领域保持持续快速发展态势。一方面、无线连接。

牙组网技术也使得设备"多对多"通讯成为可能,通过Wi-Fi6的高带宽与低功耗蓝牙的低功耗特性 组,此外如智能网联汽车等场景的普及也带动了对物联网的需求。

汽车行业是国民经济的重要部门之一,近年来我国汽车行业发展迅速,尤其是新能源汽车的渗透率逐年增加。在汽车"电动化、阀联化、智能化、共享化"趋势的带动下,车用芯片的数量和种类逐渐增加。根据中国汽车工业协会的数据,传统燃油车所需汽车芯片数量为600-700颗辆,新能源汽车所需 的汽车芯片数量将提升至1,600颗/辆,而更高阶的智能驾驶汽车对芯片的需求量则有望提升至3,000 。 新能源汽车的发展一方面带动了对汽车芯片数量的需求,另一方面也推动汽车电子电气架构的

演进,从而使得域控制器的需求增加。传统功能产生采用分布式电子电气架构、离散化的 ECU 电子控制单元)软硬件紧耦合且各 ECU 之间独立性较强。难以适应汽车智能化率新的趋势和需求。DCU (域控制器)将功械。限能域、连舱域、自动驾驶域、车身域五个域、每个域的系统架构由域控制器为主导搭建,并利用处理能力和算力更多的 ECU 对能进行整合、一辆整车可以划分为动力域、底盘域、连舱域、自动驾驶域、车身域五个域、每个域的系统架构由域控制器为主导搭建,并利用处理能力和算力更多的芯片相对集中地控制每个域。域控制器通常由域主控处理器,操作系统和应用软件及算法等三部分 组成,其中作为主控处理器的芯片需要具备高性能,高集成度,低能耗,高安全性等特点,这使得ASIO 方案成为车辆域控处理器的重要发展方向之 医疗电子芯片应用领域广泛,既包括呼吸机、除颤器、胶囊胃镜、植人式起搏器等服务于医疗机构

的医用医疗设备,也包括血糖监测仪、电子血压计、血氧仪等应用于日常健康管理的家用医疗设备。 对于医用医疗设备而言。多种类型的芯片已在医疗设备中使用多年,随着医疗设备的国产化进程推进 以及终端用户对使用成本、性能、成废油肺度等方面要求的提升。基于新工艺、游技术的国产化还有 望在更多的医用医疗设备中得到使用。对于家用医疗设备而言,随着国民健康意识的增强,以及云端 服务、底功耗技术等的发展、穿用医疗设备市场规模逐步增加。以动态血槽监测(CGM)领域为例,通过机人一次性葡萄糖性患器造缘监测葡萄糖水平。能够记录整个时间良内血槽变化情况,同时还可以 配合槽服房前行,预计200年全球市场规模与达到6名亿美元。在CGM设备中,重要组成部分更是 基于模拟前端芯片及低功耗监牙芯片的硬件模组,而随着CCM领域低成本、高性能、小型化趋势的演 進,将不同可能成分及減少於超之少分的原行與主, ining是 Oxi 0.0%成成之。同正能、介金化過少的原 进,将不同可能集成的 80元 5索有望得到应用。 (3)所属行业在新业态、新模式方面近年来分更限情况与未来发展趋势 伴随技术进步,行业竞争和市场需求的不断变化,集成电路产业在经历了多次结构调整后,已逐 渐由集成电路设计,制造以及封装测试只能在企业内部一体化完成的垂直整合元件制造模式演变为 垂直分工的多个专业细分产业,并逐渐形成由 EDA 工具及半导体 P. 设计服务, 材料和设备提供厂商

全级成功,显在上颌,由水升汗。如此影响。2012年12年3人,次手间超明显。5年3次时以为"加速工资"的复数。 电线性中游与电影校厂商组成的"加速工资"。 随着集成电路工艺种类的丰富与先进工艺的持续演进。老片工艺及 IP 选型 準度 设计 唯度 及流 F风险不断提升,导致产品设计时间及开发成本显著增加。 同时随着下游场景需求波动对芯片生命周期的影响。芯片设计效率与一次流片成功率成为企业在激烈的市场竞争中保持 服务公司完成,以求实现更短的设计周期,更少的流片迭代次数与更高的产品性能提升

组成的产业链上游,由采用 Fabless 模式的芯片设计公司、从事晶圆制造、封装测试的厂商组成的产业

:外,随着半导体设计行业分工专业化的发展,半导体IP行业也越发成熟。未来,随着工艺节, 不断开级并演进,单颗芯片可集成的 P 数量亦将随之不断增多,从而进一步推动半导体 P 市场的发展。现阶段,我国集成电路设计企业在产品研发过程中大多采用的是国外芯片巨头企业的 P。一方面,国外企业具有的优势地位使得授权费用较高,增加了我国芯片设计企业的设计成本,另一方面,半 导体核心技术和知识产权长期受制于人将对于我国国产芯片的自主和安全产生潜在的风险。因此 推进关键IP国产化是市场的选择也是国家战略的需求。 3、公司主要会计数据和财务指标 3.1近3年的主要会计数据和财务指标

十四:元 山州:八	17(11)			
	2024年	2023年	本年比上年 増减(%)	2022年
总资产	1,735,365,244.83	1,353,954,680.61	28.17	1,352,398,662.64
归属于上市公司股东的净 资产	1,365,364,463.25	819,379,192.85	66.63	635,100,513.08
营业收入	1,089,661,179.43	1,341,492,617.61	-18.77	1,302,559,748.05
归属于上市公司股东的净 利润	61,047,210.89	170,471,483.39	-64.19	94,866,191.81
归属于上市公司股东的扣 除非经常性损益的净利润	44,046,103.26	146,045,718.10	-69.84	102,978,734.40
经营活动产生的现金流量 净額	9,116,685.72	36,662,377.40	-75.13	163,096,209.62
加权平均净资产收益率(%)	5.18	23.44	减少18.26个百分点	16.76
基本每股收益(元/股)	0.56	1.89	-70.37	1.05
稀释每股收益(元/股)	0.56	1.89	-70.37	1.05
研发投入占营业收入的比	11.73	8.07	增加3.66个百分点	6.54

51,350,957.53 20,200,026.66 季度数据与已披露定期报告数据差异说明 □适用 √不适用

4.1 普通股股东总数、表决权恢复的优先股股东总数和持有特别表决权股份的股东总数及前10

3.2 报告期分季度的主要会计数据

单位:元 币种:人员

单位: 股									
截至报告期末	普通股股东总数	(户)				8,187			
年度报告披露日前上一月末的普通股股东总数(户)				8,582					
截至报告期末表决权恢复的优先股股东总数(户)				-					
年度报告披露日前上一月末初	<b> </b>	先股股东总数(户	1)	-					
截至报告期末持有特别	表决权股份的股	対东总数(户)				-			
年度报告披露日前上一月末持	有特别表决权股	と份的股东总数()	户)			-			
	前十名	股东持股情况(不	含通过	过转融	通出借股份)				
股东名称	APT ALS STREET, LANSON IN	thin de la	11-0	Direc	持有有限售条	质押、标记或冻结情 况		股东	
(全称)	报告期内增减	期末持股数量	FGE	北例(%) 件股份数量		股份 状态	数量	性质	
中芯国际控股有限公司	0	17,078,490	14	14.23 17,078,		无	0	境内非国有 法人	
NORWEST VENTURE PART- NERSX,LP	0	12,118,590	10.10		12,118,590	无	0	境外法人	
上海君桐股权投资管理有限公 司—嘉兴君柳投资合伙企业(有 限合伙)	0	5,337,720	4.	.45	5,337,720	无	0	其他	
BRITE EAGLE HOLDINGS,LLC	0	4,889,070	4.	.07	4,889,070	无	0	境外法人	
GOBI LINEO LIMITED	0	4,446,810	3.	.71	4,446,810	无	0	境外法人	
湖北小米长江产业投资基金管理 有限公司—湖北小米长江产业基 金合伙企业(有限合伙)	0	4,291,920	3.	.58	4,291,920	无	0	其他	
上海维灿企业管理中心(有限合 伙)	0	3,848,490	3.	.21	3,848,490	无	0	其他	
海通创新证券投资有限公司	1,500,000	3,645,960	3.	.04	3,645,960	无	0	国有法人	
上海灿巢软件咨询中心(有限合 伙)	0	3,150,000	2	.63	3,150,000	无	0	其他	
庄志青	0	3,092,850	2.	.58	3,092,850	无	0	境外自然人	
上述股东关联关系	或一致行动的说	明		有限	毎年灿企业管理中 合伙)为一致行动。 たつ何是否存在¥	人。除此之	外,公司未	田上述其他股	

存托凭证持有人情况 □活用 √不活用

截至报告期末表决权数量前十名股东情况表

□适用 √不适用 4.2 公司与控股股东之间的产权及控制关系的方框图

□适用 √不适用 4.3公司与实际控制人之间的产权及控制关系的方框图 √不适用 4.4 报告期末公司优先股股东总数及前10 名股东情况

第二节 重要事项

第二,中華安華州 1、公司应当根据重要性原则,披露报告期内公司经营情况的重大变化,以及报告期内发生的对引经营情况有重大影响和预计未来会有重大影响的事项。 2024年,公司共实现营业收入108,966.12万元,同比减少18.77%,实现归属于上市公司股东的净 利润为6,104.72万元,同比减少64.19%。具体经营情况分析详见本节"一、经营情况讨论与分析"相关

2、公司年度报告披露后存在退市风险警示或终止上市情形的,应当披露导致退市风险警示或终

止上市情形的原因。 □适用 √不适用

随着集成电路工艺制程的不断演进与特色工艺的不断创新,集成电路设计服务企业在不同工艺、