

上海安路信息科技股份有限公司 2025年度募集资金存放与使用情况的专项报告

本报告期内,公司严格按照《上市公司募集资金管理办法》等规定,规范募集资金存放与使用,不存在违规使用募集资金的情况...

截至2025年12月31日,本公司2025年度募集资金使用情况如下:
一、募集资金存放情况
二、募集资金使用情况

Table with 2 columns: 项目金额, 金额(元). Lists various fund usage items and amounts.

注:1.本期募集资金存放与使用情况的专项报告... 2.本期募集资金存放与使用情况的专项报告...

三、募集资金管理情况
为规范募集资金使用,提高募集资金使用效率,保护投资者利益,根据《中华人民共和国公司法》...

截至2025年12月31日,公司首次公开发行股票募集资金已全部使用完毕,首次公开发行股票募集资金专户已关闭并注销...

Table with 2 columns: 募集资金专户, 金额(元). Lists bank accounts and balances.

注:截至2025年12月31日,公司首次公开发行股票募集资金已全部使用完毕,首次公开发行股票募集资金专户已关闭并注销...

三、募集资金管理情况
为规范募集资金使用,提高募集资金使用效率,保护投资者利益,根据《中华人民共和国公司法》...

截至2025年12月31日,公司首次公开发行股票募集资金已全部使用完毕,首次公开发行股票募集资金专户已关闭并注销...

三、募集资金管理情况
为规范募集资金使用,提高募集资金使用效率,保护投资者利益,根据《中华人民共和国公司法》...

2021年12月14日,公司召开第一届董事会第十次会议及第一届监事会第十次会议,审议通过《关于使用自有资金补充流动资金》议案...

上海安路信息科技股份有限公司 2025年年度报告摘要

一、重要提示
1.本年度报告摘要来自年度报告全文,为全面了解本公司的经营成果、财务状况及未来发展规划,投资者应当到www.sse.com.cn网站仔细阅读年度报告全文...

二、重大风险提示
报告期内,尽管诸多下游应用领域增长周期已见尾声,但由于部分终端行业客户需求阶段性波动,全年营业收入较上年同期有所减少...

三、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

四、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

五、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

六、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

七、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

八、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

九、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

十、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

十一、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

十二、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

十三、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

十四、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

十五、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

十六、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

十七、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

十八、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

十九、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

二十、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

二十一、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

二十二、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

二十三、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

二十四、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

二十五、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

二十六、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

二十七、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

二十八、董事会决议通过的本报告期利润分配预案或公积金转增股本预案
经股东大会审议通过,公司2025年度利润分配预案为:以截至2025年12月31日,公司总股本为基数,向全体股东派发现金股利...

FPGA凭借其并行计算能力、低延迟特性和灵活可重构的架构优势,在传感器实时数据处理、设备间高速无线通信、边缘计算与处理、算法模型快速迭代优化、高可靠性与冗余设计等众多关键场景中发挥着重要作用...

通过FPGA进行编程,用户可以同时改变芯片内部的结构,实现所需的逻辑功能,尤其适用于多任务以及时空位置部署,可兼容不同通信协议及外部设备接口,快速适应多场景环境。在技术层面,设计、算法与硬件集成,其发展更快速度化的行业领域, FPGA能够有效降低投资风险及运营成本,是一种兼具经济效益和效率的选择...

随着AI应用落地加速,AI芯片需求激增,但AI芯片算力提升、数据中高速传输、高性能边缘计算等需求,正为FPGA行业打开全新增长空间。同时,伴随新一代通信技术、智能制造崛起,在工业、物联网、边缘计算、AI推理、自动驾驶、机器人、电力与新能源、消费电子等领域的浪潮下, FPGA行业稳步提升。据MarketsandMarkets预测,2020年全球FPGA市场规模有望达到约193.40亿美元,2025年至2030年的复合年增长率将达到10.50%,其中亚太地区全球快速增长区域。

FPGA芯片属于逻辑芯片大类,是架构灵活的可编程芯片,兼具高性能和低速特性。FPGA凭借其独特的可编程性,在应用层广泛使用。FPGA芯片具有高性价比,主要应用于: 1. 通用逻辑器件: FPGA芯片的最大特点是现场可编程性。无论是CPU、GPU、DSP、Memory还是各类ASIC芯片,在芯片被制造完成后,用户无法对其硬件功能进行任何修改。而FPGA芯片在制造完成后,没有具体电路限制,用户可以根据实际需求,将其电路功能通过FPGA芯片提供的FPGA专用EDA软件编译成二进制流,现场将二进制流下载到FPGA芯片进行功能配置,从而完成自有的FPGA芯片定制与具有特定功能的集成电路芯片。每颗FPGA芯片均可以进行多次不同功能配置,从而满足不同功能,具有高度灵活性。

通过FPGA进行编程,用户可以同时改变芯片内部的结构,实现所需的逻辑功能,尤其适用于多任务以及时空位置部署,可兼容不同通信协议及外部设备接口,快速适应多场景环境。在技术层面,设计、算法与硬件集成,其发展更快速度化的行业领域, FPGA能够有效降低投资风险及运营成本,是一种兼具经济效益和效率的选择。此外,FPGA还可以在不同的业务需求之灵活调配,如在不同阶段实现不同功能,以降低成本、提升设备利用率。凭借这一优势,FPGA芯片具备了极致的并行与场景适应能力。在自动化、网络化、数字化、智能化深度融合的驱动下,汽车电子、智能制造、消费电子、工业设备、航空航天、机器人、电力与新能源、医疗影像、消费电子等领域的升级需求,推动FPGA芯片在诸多领域实现大规模并行计算的场景。

FPGA芯片的硬件架构,其内部逻辑可编程序单元,数字信号处理单元,存储单元及高速互连资源集成,在芯片内部(烧写/编程)前,每个逻辑单元与周边逻辑单元的连接可在重编程(烧写)时已经确定,存储在芯片内存用于各自的控制逻辑,无需通过指令编程,共享内存资源。FPGA内的大量可编程逻辑单元块可以同时执行工作,实现大规模并行计算的耗时极短,大幅提升数据处理的效率。

同时,由于FPGA采用可编程电路的执行方式,不存在软件系统中常见的线程抢占、资源竞争、调度延迟等问题,具备高实时性,主要应用于: 1. 实时控制: 响应延迟可控。这一特性FPGA能够精准适配实时性,可能性更广阔的用途场景,尤其在智能制造、高精度运动控制、医疗设备的通信信号采集与处理、智能驾舱的多传感器数据与决策控制等,均可发挥独特的优势。

FPGA芯片具有高性价比,主要应用于: 1. 通用逻辑器件: FPGA芯片的最大特点是现场可编程性。无论是CPU、GPU、DSP、Memory还是各类ASIC芯片,在芯片被制造完成后,用户无法对其硬件功能进行任何修改。而FPGA芯片在制造完成后,没有具体电路限制,用户可以根据实际需求,将其电路功能通过FPGA芯片提供的FPGA专用EDA软件编译成二进制流,现场将二进制流下载到FPGA芯片进行功能配置,从而完成自有的FPGA芯片定制与具有特定功能的集成电路芯片。每颗FPGA芯片均可以进行多次不同功能配置,从而满足不同功能,具有高度灵活性。

通过FPGA进行编程,用户可以同时改变芯片内部的结构,实现所需的逻辑功能,尤其适用于多任务以及时空位置部署,可兼容不同通信协议及外部设备接口,快速适应多场景环境。在技术层面,设计、算法与硬件集成,其发展更快速度化的行业领域, FPGA能够有效降低投资风险及运营成本,是一种兼具经济效益和效率的选择。此外,FPGA还可以在不同的业务需求之灵活调配,如在不同阶段实现不同功能,以降低成本、提升设备利用率。凭借这一优势,FPGA芯片具备了极致的并行与场景适应能力。在自动化、网络化、数字化、智能化深度融合的驱动下,汽车电子、智能制造、消费电子、工业设备、航空航天、机器人、电力与新能源、医疗影像、消费电子等领域的升级需求,推动FPGA芯片在诸多领域实现大规模并行计算的场景。

FPGA芯片的硬件架构,其内部逻辑可编程序单元,数字信号处理单元,存储单元及高速互连资源集成,在芯片内部(烧写/编程)前,每个逻辑单元与周边逻辑单元的连接可在重编程(烧写)时已经确定,存储在芯片内存用于各自的控制逻辑,无需通过指令编程,共享内存资源。FPGA内的大量可编程逻辑单元块可以同时执行工作,实现大规模并行计算的耗时极短,大幅提升数据处理的效率。

同时,由于FPGA采用可编程电路的执行方式,不存在软件系统中常见的线程抢占、资源竞争、调度延迟等问题,具备高实时性,主要应用于: 1. 实时控制: 响应延迟可控。这一特性FPGA能够精准适配实时性,可能性更广阔的用途场景,尤其在智能制造、高精度运动控制、医疗设备的通信信号采集与处理、智能驾舱的多传感器数据与决策控制等,均可发挥独特的优势。

FPGA芯片具有高性价比,主要应用于: 1. 通用逻辑器件: FPGA芯片的最大特点是现场可编程性。无论是CPU、GPU、DSP、Memory还是各类ASIC芯片,在芯片被制造完成后,用户无法对其硬件功能进行任何修改。而FPGA芯片在制造完成后,没有具体电路限制,用户可以根据实际需求,将其电路功能通过FPGA芯片提供的FPGA专用EDA软件编译成二进制流,现场将二进制流下载到FPGA芯片进行功能配置,从而完成自有的FPGA芯片定制与具有特定功能的集成电路芯片。每颗FPGA芯片均可以进行多次不同功能配置,从而满足不同功能,具有高度灵活性。

通过FPGA进行编程,用户可以同时改变芯片内部的结构,实现所需的逻辑功能,尤其适用于多任务以及时空位置部署,可兼容不同通信协议及外部设备接口,快速适应多场景环境。在技术层面,设计、算法与硬件集成,其发展更快速度化的行业领域, FPGA能够有效降低投资风险及运营成本,是一种兼具经济效益和效率的选择。此外,FPGA还可以在不同的业务需求之灵活调配,如在不同阶段实现不同功能,以降低成本、提升设备利用率。凭借这一优势,FPGA芯片具备了极致的并行与场景适应能力。在自动化、网络化、数字化、智能化深度融合的驱动下,汽车电子、智能制造、消费电子、工业设备、航空航天、机器人、电力与新能源、医疗影像、消费电子等领域的升级需求,推动FPGA芯片在诸多领域实现大规模并行计算的场景。

FPGA芯片的硬件架构,其内部逻辑可编程序单元,数字信号处理单元,存储单元及高速互连资源集成,在芯片内部(烧写/编程)前,每个逻辑单元与周边逻辑单元的连接可在重编程(烧写)时已经确定,存储在芯片内存用于各自的控制逻辑,无需通过指令编程,共享内存资源。FPGA内的大量可编程逻辑单元块可以同时执行工作,实现大规模并行计算的耗时极短,大幅提升数据处理的效率。

同时,由于FPGA采用可编程电路的执行方式,不存在软件系统中常见的线程抢占、资源竞争、调度延迟等问题,具备高实时性,主要应用于: 1. 实时控制: 响应延迟可控。这一特性FPGA能够精准适配实时性,可能性更广阔的用途场景,尤其在智能制造、高精度运动控制、医疗设备的通信信号采集与处理、智能驾舱的多传感器数据与决策控制等,均可发挥独特的优势。

FPGA芯片具有高性价比,主要应用于: 1. 通用逻辑器件: FPGA芯片的最大特点是现场可编程性。无论是CPU、GPU、DSP、Memory还是各类ASIC芯片,在芯片被制造完成后,用户无法对其硬件功能进行任何修改。而FPGA芯片在制造完成后,没有具体电路限制,用户可以根据实际需求,将其电路功能通过FPGA芯片提供的FPGA专用EDA软件编译成二进制流,现场将二进制流下载到FPGA芯片进行功能配置,从而完成自有的FPGA芯片定制与具有特定功能的集成电路芯片。每颗FPGA芯片均可以进行多次不同功能配置,从而满足不同功能,具有高度灵活性。

通过FPGA进行编程,用户可以同时改变芯片内部的结构,实现所需的逻辑功能,尤其适用于多任务以及时空位置部署,可兼容不同通信协议及外部设备接口,快速适应多场景环境。在技术层面,设计、算法与硬件集成,其发展更快速度化的行业领域, FPGA能够有效降低投资风险及运营成本,是一种兼具经济效益和效率的选择。此外,FPGA还可以在不同的业务需求之灵活调配,如在不同阶段实现不同功能,以降低成本、提升设备利用率。凭借这一优势,FPGA芯片具备了极致的并行与场景适应能力。在自动化、网络化、数字化、智能化深度融合的驱动下,汽车电子、智能制造、消费电子、工业设备、航空航天、机器人、电力与新能源、医疗影像、消费电子等领域的升级需求,推动FPGA芯片在诸多领域实现大规模并行计算的场景。

FPGA芯片的硬件架构,其内部逻辑可编程序单元,数字信号处理单元,存储单元及高速互连资源集成,在芯片内部(烧写/编程)前,每个逻辑单元与周边逻辑单元的连接可在重编程(烧写)时已经确定,存储在芯片内存用于各自的控制逻辑,无需通过指令编程,共享内存资源。FPGA内的大量可编程逻辑单元块可以同时执行工作,实现大规模并行计算的耗时极短,大幅提升数据处理的效率。

同时,由于FPGA采用可编程电路的执行方式,不存在软件系统中常见的线程抢占、资源竞争、调度延迟等问题,具备高实时性,主要应用于: 1. 实时控制: 响应延迟可控。这一特性FPGA能够精准适配实时性,可能性更广阔的用途场景,尤其在智能制造、高精度运动控制、医疗设备的通信信号采集与处理、智能驾舱的多传感器数据与决策控制等,均可发挥独特的优势。

FPGA芯片具有高性价比,主要应用于: 1. 通用逻辑器件: FPGA芯片的最大特点是现场可编程性。无论是CPU、GPU、DSP、Memory还是各类ASIC芯片,在芯片被制造完成后,用户无法对其硬件功能进行任何修改。而FPGA芯片在制造完成后,没有具体电路限制,用户可以根据实际需求,将其电路功能通过FPGA芯片提供的FPGA专用EDA软件编译成二进制流,现场将二进制流下载到FPGA芯片进行功能配置,从而完成自有的FPGA芯片定制与具有特定功能的集成电路芯片。每颗FPGA芯片均可以进行多次不同功能配置,从而满足不同功能,具有高度灵活性。

通过FPGA进行编程,用户可以同时改变芯片内部的结构,实现所需的逻辑功能,尤其适用于多任务以及时空位置部署,可兼容不同通信协议及外部设备接口,快速适应多场景环境。在技术层面,设计、算法与硬件集成,其发展更快速度化的行业领域, FPGA能够有效降低投资风险及运营成本,是一种兼具经济效益和效率的选择。此外,FPGA还可以在不同的业务需求之灵活调配,如在不同阶段实现不同功能,以降低成本、提升设备利用率。凭借这一优势,FPGA芯片具备了极致的并行与场景适应能力。在自动化、网络化、数字化、智能化深度融合的驱动下,汽车电子、智能制造、消费电子、工业设备、航空航天、机器人、电力与新能源、医疗影像、消费电子等领域的升级需求,推动FPGA芯片在诸多领域实现大规模并行计算的场景。

FPGA芯片的硬件架构,其内部逻辑可编程序单元,数字信号处理单元,存储单元及高速互连资源集成,在芯片内部(烧写/编程)前,每个逻辑单元与周边逻辑单元的连接可在重编程(烧写)时已经确定,存储在芯片内存用于各自的控制逻辑,无需通过指令编程,共享内存资源。FPGA内的大量可编程逻辑单元块可以同时执行工作,实现大规模并行计算的耗时极短,大幅提升数据处理的效率。

同时,由于FPGA采用可编程电路的执行方式,不存在软件系统中常见的线程抢占、资源竞争、调度延迟等问题,具备高实时性,主要应用于: 1. 实时控制: 响应延迟可控。这一特性FPGA能够精准适配实时性,可能性更广阔的用途场景,尤其在智能制造、高精度运动控制、医疗设备的通信信号采集与处理、智能驾舱的多传感器数据与决策控制等,均可发挥独特的优势。

FPGA芯片具有高性价比,主要应用于: 1. 通用逻辑器件: FPGA芯片的最大特点是现场可编程性。无论是CPU、GPU、DSP、Memory还是各类ASIC芯片,在芯片被制造完成后,用户无法对其硬件功能进行任何修改。而FPGA芯片在制造完成后,没有具体电路限制,用户可以根据实际需求,将其电路功能通过FPGA芯片提供的FPGA专用EDA软件编译成二进制流,现场将二进制流下载到FPGA芯片进行功能配置,从而完成自有的FPGA芯片定制与具有特定功能的集成电路芯片。每颗FPGA芯片均可以进行多次不同功能配置,从而满足不同功能,具有高度灵活性。

通过FPGA进行编程,用户可以同时改变芯片内部的结构,实现所需的逻辑功能,尤其适用于多任务以及时空位置部署,可兼容不同通信协议及外部设备接口,快速适应多场景环境。在技术层面,设计、算法与硬件集成,其发展更快速度化的行业领域, FPGA能够有效降低投资风险及运营成本,是一种兼具经济效益和效率的选择。此外,FPGA还可以在不同的业务需求之灵活调配,如在不同阶段实现不同功能,以降低成本、提升设备利用率。凭借这一优势,FPGA芯片具备了极致的并行与场景适应能力。在自动化、网络化、数字化、智能化深度融合的驱动下,汽车电子、智能制造、消费电子、工业设备、航空航天、机器人、电力与新能源、医疗影像、消费电子等领域的升级需求,推动FPGA芯片在诸多领域实现大规模并行计算的场景。

FPGA芯片的硬件架构,其内部逻辑可编程序单元,数字信号处理单元,存储单元及高速互连资源集成,在芯片内部(烧写/编程)前,每个逻辑单元与周边逻辑单元的连接可在重编程(烧写)时已经确定,存储在芯片内存用于各自的控制逻辑,无需通过指令编程,共享内存资源。FPGA内的大量可编程逻辑单元块可以同时执行工作,实现大规模并行计算的耗时极短,大幅提升数据处理的效率。

同时,由于FPGA采用可编程电路的执行方式,不存在软件系统中常见的线程抢占、资源竞争、调度延迟等问题,具备高实时性,主要应用于: 1. 实时控制: 响应延迟可控。这一特性FPGA能够精准适配实时性,可能性更广阔的用途场景,尤其在智能制造、高精度运动控制、医疗设备的通信信号采集与处理、智能驾舱的多传感器数据与决策控制等,均可发挥独特的优势。

FPGA芯片具有高性价比,主要应用于: 1. 通用逻辑器件: FPGA芯片的最大特点是现场可编程性。无论是CPU、GPU、DSP、Memory还是各类ASIC芯片,在芯片被制造完成后,用户无法对其硬件功能进行任何修改。而FPGA芯片在制造完成后,没有具体电路限制,用户可以根据实际需求,将其电路功能通过FPGA芯片提供的FPGA专用EDA软件编译成二进制流,现场将二进制流下载到FPGA芯片进行功能配置,从而完成自有的FPGA芯片定制与具有特定功能的集成电路芯片。每颗FPGA芯片均可以进行多次不同功能配置,从而满足不同功能,具有高度灵活性。

通过FPGA进行编程,用户可以同时改变芯片内部的结构,实现所需的逻辑功能,尤其适用于多任务以及时空位置部署,可兼容不同通信协议及外部设备接口,快速适应多场景环境。在技术层面,设计、算法与硬件集成,其发展更快速度化的行业领域, FPGA能够有效降低投资风险及运营成本,是一种兼具经济效益和效率的选择。此外,FPGA还可以在不同的业务需求之灵活调配,如在不同阶段实现不同功能,以降低成本、提升设备利用率。凭借这一优势,FPGA芯片具备了极致的并行与场景适应能力。在自动化、网络化、数字化、智能化深度融合的驱动下,汽车电子、智能制造、消费电子、工业设备、航空航天、机器人、电力与新能源、医疗影像、消费电子等领域的升级需求,推动FPGA芯片在诸多领域实现大规模并行计算的场景。

FPGA芯片的硬件架构,其内部逻辑可编程序单元,数字信号处理单元,存储单元及高速互连资源集成,在芯片内部(烧写/编程)前,每个逻辑单元与周边逻辑单元的连接可在重编程(烧写)时已经确定,存储在芯片内存用于各自的控制逻辑,无需通过指令编程,共享内存资源。FPGA内的大量可编程逻辑单元块可以同时执行工作,实现大规模并行计算的耗时极短,大幅提升数据处理的效率。

同时,由于FPGA采用可编程电路的执行方式,不存在软件系统中常见的线程抢占、资源竞争、调度延迟等问题,具备高实时性,主要应用于: 1. 实时控制: 响应延迟可控。这一特性FPGA能够精准适配实时性,可能性更广阔的用途场景,尤其在智能制造、高精度运动控制、医疗设备的通信信号采集与处理、智能驾舱的多传感器数据与决策控制等,均可发挥独特的优势。

Table with 5 columns: 公司名称, 期末余额, 期初余额, 变动原因, 币种. Lists various companies and their financial data.

上述报告在股东大会审议通过后,将在上海证券交易所网站(www.sse.com.cn)披露,敬请投资者注意。

存托凭证持有人情况
□适用 √不适用
截至报告期末表决权恢复前十名股东持股情况
□适用 √不适用

4.2 公司与控股股东之间的产权及控制关系的方框图
□适用 √不适用
4.3 公司与实际控制人之间的产权及控制关系的方框图
□适用 √不适用

4.4 报告期内公司优先股股东总数及前10名优先股股东持股情况
□适用 √不适用
5. 公司债券情况
□适用 √不适用

第三重要事项
1. 公司应当披露重要事项,披露报告期内公司经营情况的重大变化,以及报告期内发生的对公司经营情况有重大影响和预计未来会有重大影响的事项。

具体内容见本节“二、经营情况讨论与分析”的相关内容。
2. 公司年度报告披露后存在退市风险警示或终止上市情形的,应当披露导致退市风险警示或终止上市的原因。

证券代码:688107 证券简称:安路科技 公告编号:2026-013
上海安路信息科技股份有限公司 关于2026年度日常关联交易预计的公告

本公司董事会及全体董事保证本公告不存在任何虚假记载、误导性陈述或者重大遗漏,并对其内容的真实性、准确性和完整性依法承担法律责任。

重要内容提示:
1. 上海安路信息科技股份有限公司(以下简称“公司”)2026年度日常关联交易预计事项已经公司第二届董事会第十二次会议审议通过,并经上海证券交易所审核通过。

● 公司与关联方发生的日常关联交易均系公司正常生产经营所需,定价公允,结算时间与方式合理,不损害公司及中小股东的利益。公司选择的合作关联方具备良好的商业信誉和财务状况,可降低公司的经营风险,有利于公司正常业务的持续开展,公司主要业务亦因此不构成对关联方的依赖,不影响公司的独立性。

一、日常关联交易基本情况
(一)日常关联交易的审议程序
2025年3月27日,公司召开2026年第二次董事会专门会议,审议通过了《关于2025年度日常关联交易预计及2026年度日常关联交易预计的议案》,该议案获得全体独立董事一致表决通过,并经该次董事会审议通过,并提交股东大会审议。独立董事认为:公司与关联方的2025年度发生的日常关联交易与2026年预计发生的日常关联交易为公司正常的经营业务,有利于公司业务持续稳定发展,关联交易价格公允,交易方式符合市场惯例,不会对公司的独立性产生影响。上述议案内容和表决程序符合《公司章程》和《上海证券交易所上市公司自律监管指引第1号——规范运作》的相关规定,本次关联交易事项在公司董事会权限范围内,无需提交股东大会审议。

(二)日常关联交易预计金额和类别
单位:万元

Table with 7 columns: 关联交易类别, 关联人, 2026年, 占同类业务比例(%) (年初), 2025年, 占同类业务比例(%) (年初), 2025年实际发生额占同类业务比例(%) (年初). Lists transaction categories and amounts.

注:1.此次关联交易涉及受关联方和相关关联方的同类业务比例=2026年预计金额/2025年同类业务总额。
(三)2025年度日常关联交易的预计和执行情况
公司第二届董事会第九次会议、第二届监事会第六次会议审议通过了《关于2025年度日常关联交易预计的议案》,并经2025年度股东大会审议通过,对公司2025年度与关联方的交易情况进行了预计。

2025年度日常关联交易预计执行情况详见下表:
单位:万元

Table with 5 columns: 关联交易类别, 关联人, 上年同期, 关联交易内容, 上年同期发生额, 2025年度实际发生额. Lists transaction categories and amounts.

(二)关联方介绍和关联关系
1. 华平半导体
企业名称:华平半导体有限公司
法定代表人:孙勇
注册地址:1,728,168,378 110000

经营范围:集成电路设计、研发、销售;电子产品、计算机软硬件、网络设备及电子产品、销售、销售及售后服务;计算机系统集成;计算机应用系统;电子产品及系统的技术开发、技术咨询、技术服务;从事货物及技术的进出口业务;自有房屋租赁;停车场管理。(依法须经批准的项目,经相关部门批准后方可开展经营活动)

主要股东:中国电子有限公司持有58.0676%股份。
关联关系:华平半导体持有公司20.11%的股权,为公司第一大股东。本公司董事长孙勇兼任华平半导体有限公司总经理。故认定关联关系。

企业名称:北京华天科技股份有限公司
成立日期:2009年5月26日
企业类型:其他有限责任公司
法定代表人:刘伟平
注册地址:54,543,768 110000

经营范围:技术推广服务;软件开发;产品设计;计算机系统服务;货物进出口;代理进出口;技术进出口;集成电路设计、研发、销售;电子产品、计算机软硬件、网络设备及电子产品、销售、销售及售后服务;计算机系统集成;计算机应用系统;电子产品及系统的技术开发、技术咨询、技术服务;从事货物及技术的进出口业务;自有房屋租赁;停车场管理。(依法须经批准的项目,经相关部门批准后方可开展经营活动)

主要股东:中国电子有限公司持有21.12%的股份。
关联关系:华天科技的实际控制人为中国电子信息产业集团有限公司,也是公司的第一大股东,华天半导体有限公司实际控制人,根据股权结构认定关联关系,认定关联关系。

(二)履约能力分析
上述关联方均经营持续正常经营,资产财务状况良好,过往发生的交易均能正常实施并结算,具备良好履约能力。公司将就上述交易事项与关联方签署合法合规协议并严格按照协议执行,双方履约具有法律保障。

三、日常关联交易主要内容
公司与关联方发生的2026年度日常关联交易主要内容为向关联方采购商品及接受劳务、向关联方出售产品及提供劳务、向关联方提供劳务、向关联方提供劳务、向关联方提供劳务。与上述关联方发生的关联交易价格按照公平合理的原则,参照市场价格确定,关联交易定价遵循公平、公正、等价有偿原则,不损害公司及中小股东的利益。

对于上述日常关联交易,公司将上述关联方在预计的范围内,与上述关联方根据业务开展情况签署相应合同或协议。
(四)日常关联交易的目的和对上市公司的影响
公司2026年度预计日常关联交易属公司正常经营业务,定价公允,结算周期公平、公正、等价有偿,符合一般商业原则,有利于公司相关业务的发展,交易真实合理,定价原则公允、公正。上述交易的发生不会对公司的持续经营能力、盈利能力及资产负债性产生不利影响,公司的主要业务也不会因此类交易而对关联方形成依赖,不会损害公司及全体股东的利益。

特此公告。
上海安路信息科技股份有限公司 董事会
2026年3月31日

证券代码:688107 证券简称:安路科技 公告编号:2026-018
上海安路信息科技股份有限公司 关于会计政策变更的公告

公司董事会及全体董事保证本公告不存在任何虚假记载、误导性陈述或者重大遗漏,并对其内容的真实性、准确性和完整性依法承担法律责任。

重要内容提示:
● 本次会计政策变更是公司按照财政部相关规定执行,对上海安路信息科技股份有限公司(以下简称“公司”)财务状况、经营成果及现金流量均无实质性影响,亦不存在损害公司及全体股东利益的情况。
● 本次变更会计政策按照法律法规及国家统一的会计制度的要求变更会计政策,无需董事会审议。

一、会计政策变更概述
(一)会计政策变更的原因
公司本次会计政策变更系根据财政部发布的《金融工具准则实施问答》关于标准仓单交易相关会计处理的相关规定,根据上述会计准则的修订,公司对相关会计政策进行变更,本次变更系按照法律法规及国家统一的会计制度的要求变更会计政策,无需董事会审议。